



Raúl Murillo Montero finalizó sus estudios de grado en Ingeniería Informática y grado en Matemáticas en 2019, y Máster en Ingeniería Informática en 2021, todos ellos en la Universidad Complutense de Madrid. En 2024 obtuvo el título de Doctor en Ingeniería Informática por la misma universidad, con la tesis titulada “Posit Arithmetic and its Applications”, con mención internacional y calificación Cum Laude.

Como investigador se ha especializado en el área del diseño automático y el diseño de componentes aritméticos optimizados, especialmente en aritmética de coma flotante, así como en el uso de técnicas de computación aproximada y formatos alternativos como posit. En los últimos años ha aplicado este enfoque aritmético en distintas áreas como las redes neuronales profundas, o la computación de altas prestaciones.

En 2025 obtiene el premio nacional de Investigación otorgado por la SCIE-fBBVA (modalidad Investigadores Jóvenes en Informática) por sus contribuciones al desarrollo de nuevas arquitecturas, contribuyendo significativamente al desarrollo de formatos aritméticos alternativos y su integración en redes neuronales profundas, aceleradores hardware y generación de operadores eficientes. Hasta fecha ha publicado más de una veintena de artículos en revistas y congresos internacionales de alto prestigio, con un índice-h de 12 según Google Scholar y más de 500 citas. Además, el Dr. Murillo ha realizado varias estancias de investigación en centros con reconocido prestigio internacional, recibiendo para ello becas competitivas: Politecnico di Milano y Barcelona Supercomputing Center.

En lo respectivo al ámbito docente, Raúl Murillo ha impartido desde 2021 clases en diferentes titulaciones, cursos y facultades de la UCM. Concretamente, en las distintas asignaturas del área de Arquitectura de Computadores impartidas tanto en la Facultad de Informática como en la Facultad de Ciencias Físicas. Además, ha elaborado diversos materiales docentes para su uso en los programas universitarios de informática, ingeniería electrónica y resto de enseñanzas técnicas, participado en 4 Proyectos de Innovación y Mejora de la Calidad Docente, y dirigido unos 5 trabajos de fin de grado y máster hasta la fecha.

Actualmente trabaja como diseñador de hardware en la industria, compatibilizando su trabajo con la docencia e investigación en la UCM.